## 共同研究成果報告書

提出日:2024年 7月 3日

名城大学 学長 殿

受入引受教員 (共同研究者)	所属・職名	理工学部応用化学科・教授
	氏 名	丸山 隆浩
研究員氏名	Kaushik Ghosh (国籍: インド )	
共同研究期間	2024年4月1日~2024年6月30日 (3ヶ月)	

## 太陽光エネルギーを有効利用できるエネルギー変換素子の実現に向け、ナノカ ーボン材料を基盤とする高効率の光電変換素子の作製を試みた。本素子は,グ ラフェンとカーボンナノチューブのハイブリッド構造体上に層状の遷移金属 硫酸化物を形成した pn 接合構造をとっており、太陽光エネルギーを効率よく 電気エネルギーに変換することができる。また、チタン硫化物の場合、層間に 共同研究要旨 Li イオンをインターカレーションすることができる可能性があり、将来的に、 Li イオン電池とモノリシック化することで、蓄電機能付きの光電変換素子の実 現につながることが期待できる。本デバイスの実現により、モバイルかつフレ キシブルな光電変換蓄電素子が作製でき、太陽光エネルギー利用の効率化につ ながる。 上記デバイスの実現に向け、招へい期間中に多層グラフェンの作製と基板へ の転写、ならびに、その上に単層カーボンナノチューブ(SWCNT)の合成を 行った。本学の化学気相成長 (CVD) 装置を用いて、Cu 箔上に2~3層のグ ラフェンを成長させた。これをSi基板上に転写し、パルスアークプラズマ蒸着 装置を用いて、Ir 触媒粒子を堆積させた。さらに、CVD 法を用いて、グラフェ 共同研究成果 ン上に SWCNT の合成を行った。SiO<sub>2</sub>/Si 基板上に比べると生成密度は低くな ったが、十分な量の SWCNT がグラフェン上に生成できていることが確認でき た。今後、本ナノカーボンハイブリッド構造を用いて、太陽光エネルギーを電 気エネルギーに変換する光電変換素子の作製に取り組む予定である。

(提出先: 名城大学国際化推進センター)

## 共同研究終了報告書

提出日: 2024年 7月 3日

名城大学 学長 殿

研究員氏名	Kaushik Ghosh	
研 究 期 間	2024年4	月1日~2024年6月30日(3ヶ月間)
受入引受教員	所属・職名	理工学部応用化学科・教授
(共同研究者)	氏 名	丸山 隆浩

研究課題名	蓄電機能をもつ太陽電池の実現に向けた p-n 接合フォトダイオードの開発 Development of p-n Junction Photo-diode for Solar Battery Application
研究結果	Exploring new ways of harvesting solar energy is receiving tremendous attention due to its potential in relation to tomorrow's green energy economy. Storing solar energy directly inside an electrochemical system is one such viable method that has been recently explored. Along similar lines, directly photo chargeable battery or solar battery has recently been highlighted. The integration of solar cells with energy storage devices is in line with the current smart technology that allows for device miniaturization, flexibility and practicality such that it is compatible with small-scale, foldable and wearable electronics. Conventionally, batteries as independent units connected via wires to the solar cells were used to simultaneously convert and store the energy. However, this system faces technical challenges such as being bulky, inflexible, unportable and hence no longer meets the demand of the wearable and portable electronics era. Above all, external connections via wires will reduce the energy storage efficiency of the energy storage device because of power loss due to the wires' internal resistance. Further, batteries face several issues such as slow charging and discharging and comparatively lower power density than other energy-storage devices, for example, capacitors and supercapacitors. To overcome these problems, supercapacitors can be used to store energy for integrated devices due to their rapid charging-discharging, higher power density, moderate energy density, lightweight and flexibility. The integration of solar cell with supercapacitor can be done in several configurations such as coaxial fibre type, planar and in-plane configuration. Out of these configurations, the in-plane integration configuration provides a way to develop a miniaturized, flexible, transparent or opaque integrated device making it most suitable for our purpose. For this purpose, the micro-supercapacitor due to its in-plane configuration, flexibility, transparency and lightweight seems a perfect choice.  In this context fabric

(提出先: 名城大学国際化推進センター)